



ประกาศสถาบันวิจัยดาราศาสตร์แห่งชาติ (องค์การมหาชน)  
เรื่อง รับสมัครบุคคลเพื่อสรรหาและคัดเลือกเป็นลูกจ้างโครงการของสถาบัน

ด้วยสถาบันวิจัยดาราศาสตร์แห่งชาติ (องค์การมหาชน) หน่วยงานในสังกัดกระทรวงการอุดมศึกษา วิทยาศาสตร์ วิจัย และนวัตกรรม มีความประสงค์จะรับสมัครบุคคลเพื่อคัดเลือกเป็นลูกจ้างโครงการของสถาบัน ภายใต้โครงการการพัฒนางจรผสมสัญญาณด้วยรอยต่อตัวนำยิ่งยวด จำนวน ๑ อัตรา จึงอาศัยอำนาจตามมาตรา ๒๖ แห่งพระราชกฤษฎีกาจัดตั้งสถาบันวิจัยดาราศาสตร์แห่งชาติ (องค์การมหาชน) พ.ศ. ๒๕๕๑ และที่แก้ไขเพิ่มเติม (ฉบับที่ ๒) พ.ศ. ๒๕๖๓ และข้อ ๒๕ แห่งข้อบังคับคณะกรรมการสถาบันวิจัยดาราศาสตร์แห่งชาติ ว่าด้วยการบริหารงานบุคคล พ.ศ. ๒๕๖๔ จึงประกาศรับสมัครบุคคลเพื่อสรรหาและคัดเลือกเป็นลูกจ้างโครงการของสถาบัน โดยมีรายละเอียดดังนี้

๑. ตำแหน่งงานและรายละเอียดงาน

ตำแหน่งที่รับสมัครและรายละเอียดงาน ปรากฏตามเอกสารแนบท้ายประกาศนี้

๒. คุณสมบัติทั่วไปและคุณสมบัติเฉพาะตำแหน่งของผู้มีสิทธิสมัครเข้ารับการสรรหาและคัดเลือก

๒.๑ คุณสมบัติทั่วไป ผู้สมัครต้องมีคุณสมบัติและไม่มีลักษณะต้องห้าม ตามที่กำหนดไว้ในมาตรา ๓๑ แห่งพระราชกฤษฎีกาจัดตั้งสถาบันวิจัยดาราศาสตร์แห่งชาติ (องค์การมหาชน) พ.ศ. ๒๕๕๑ และที่แก้ไขเพิ่มเติม (ฉบับที่ ๒) พ.ศ. ๒๕๖๓ ดังนี้

- ๑) มีสัญชาติไทย
- ๒) มีอายุไม่ต่ำกว่าสิบแปดปีบริบูรณ์และไม่เกินหกสิบปีบริบูรณ์
- ๓) สามารถทำงานให้แก่สถาบันได้เต็มเวลา
- ๔) มีคุณวุฒิหรือประสบการณ์เหมาะสมกับวัตถุประสงค์และอำนาจหน้าที่ของสถาบัน
- ๕) ไม่เป็นข้าราชการ พนักงาน หรือลูกจ้างของส่วนราชการ พนักงานหรือลูกจ้างของรัฐวิสาหกิจ หรือหน่วยงานอื่นของรัฐหรือพนักงานหรือลูกจ้างขององค์กรปกครองส่วนท้องถิ่น
- ๖) ไม่เป็นที่ปรึกษาหรือผู้เชี่ยวชาญซึ่งมีสัญญาจ้างกับสถาบัน
- ๗) ไม่เป็นบุคคลล้มละลาย คนไร้ความสามารถ หรือคนเสมือนไร้ความสามารถ
- ๘) ไม่เคยได้รับโทษจำคุกโดยคำพิพากษาถึงที่สุดให้จำคุก เว้นแต่เป็นโทษสำหรับความผิดที่ได้กระทำโดยประมาทหรือความผิดลหุโทษ
- ๙) ไม่เป็นผู้ดำรงตำแหน่งทางการเมือง สมาชิกสภาท้องถิ่นหรือผู้บริหารท้องถิ่น กรรมการหรือผู้ดำรงตำแหน่งซึ่งรับผิดชอบการบริหารพรรคการเมือง ที่ปรึกษาพรรคการเมืองหรือเจ้าหน้าที่พรรคการเมือง
- ๑๐) ไม่เป็นผู้มีส่วนได้เสียในกิจการที่กระทำกับสถาบัน หรือในกิจการที่เป็นการแข่งขันกับกิจการของสถาบันหรือขัดแย้งกับวัตถุประสงค์ของสถาบันไม่ว่าโดยทางตรงหรือทางอ้อม เว้นแต่เป็นผู้ซึ่งคณะกรรมการมอบหมายให้เป็นประธานกรรมการ กรรมการ หรือผู้แทนของสถาบันในการเข้าร่วมทุนกับนิติบุคคลอื่นในกิจการที่เกี่ยวกับวัตถุประสงค์ของสถาบัน

ความใน ๑) มิให้ใช้บังคับแก่เจ้าหน้าที่ชาวต่างประเทศซึ่งองค์การมหาชนมีความจำเป็นต้องจ้างตาม ลักษณะงานขององค์การมหาชนนั้น

## ๒.๒ คุณสมบัติเฉพาะตำแหน่ง

คุณสมบัติเฉพาะตำแหน่ง ปรากฏตามเอกสารแนบท้ายประกาศนี้

### ๓. การรับสมัคร

#### ๓.๑ วัน เวลา และสถานที่รับสมัคร

ให้ผู้ประสงค์จะสมัคร กรอกข้อมูลพร้อมแนบไฟล์หลักฐานประกอบการสมัคร ตามข้อ ๓.๒ ในระบบสมัครงานอิเล็กทรอนิกส์ตามลิงก์ <http://jobs.narit.or.th> ตั้งแต่บัดนี้ จนถึงวันที่ ๒๘ พฤษภาคม พ.ศ. ๒๕๖๗ (ระบบสมัครงานอิเล็กทรอนิกส์จะปิดรับสมัคร เวลา ๑๖.๓๐ น.)

#### ๓.๒ หลักฐานประกอบการสมัคร (ไฟล์ PDF)

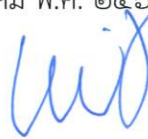
๑) ใบสมัครสถาบันพร้อมรูปถ่าย	จำนวน ๑ ชุด
๒) ประวัติส่วนตัว (Resume)	จำนวน ๑ ชุด
๓) สำเนาบัตรประจำตัวประชาชน	จำนวน ๑ ชุด
๔) สำเนาทะเบียนบ้าน	จำนวน ๑ ชุด
๕) สำเนาแสดงวุฒิการศึกษา	จำนวน ๑ ชุด
๖) สำเนาแสดงผลการศึกษา (Transcript)	จำนวน ๑ ชุด
๗) เอกสารรับรองการผ่านการเกณฑ์ทหาร (ชาย)	จำนวน ๑ ชุด
๘) สำเนาหลักฐานแสดงผลคะแนนภาษาอังกฤษ มีอายุไม่เกิน ๒ ปี (ถ้ามี)	จำนวน ๑ ชุด
๙) หนังสือผ่านงานและหลักฐานแสดงรายได้ครั้งล่าสุด (ถ้ามี)	จำนวน ๑ ชุด

### ๔. การประกาศรายชื่อผู้มีสิทธิเข้ารับการคัดเลือก

สถาบันวิจัยดาราศาสตร์แห่งชาติ (องค์การมหาชน) จะประกาศรายชื่อผู้มีสิทธิเข้ารับการคัดเลือก กำหนดการวัน เวลา สถานที่ และหลักเกณฑ์การและวิธีการคัดเลือก ในวันที่ ๓๐ พฤษภาคม พ.ศ. ๒๕๖๗ ทางเว็บไซต์ [www.NARIT.or.th](http://www.NARIT.or.th) หรือติดต่อสอบถามได้ทางโทรศัพท์หมายเลข ๐๕๓-๑๒๑๒๖๘ ถึง ๙ ต่อ ๒๘๑ (ปรีณิธิดา)

จึงประกาศมาให้ทราบโดยทั่วกัน

ประกาศ ณ วันที่ ๑๓ พฤษภาคม พ.ศ. ๒๕๖๗



(ผู้ช่วยศาสตราจารย์วิภา รุโจปการ)  
รองผู้อำนวยการ ปฏิบัติหน้าที่แทน  
ผู้อำนวยการสถาบันวิจัยดาราศาสตร์แห่งชาติ

เอกสารแนบท้ายประกาศ  
เรื่อง รับสมัครบุคคลเพื่อสรรหาและคัดเลือกเป็นลูกจ้างโครงการของสถาบัน

.....  
ตำแหน่ง คุณสมบัติเฉพาะตำแหน่ง และรายละเอียดงาน

ชื่อตำแหน่ง	วิศวกร (Embedded Systems Design Engineer)
สถานที่ปฏิบัติงาน	อุทยานดาราศาสตร์สิรินธร ตำบลดอนแก้ว อำเภอแมริม จังหวัดเชียงใหม่
จำนวนอัตรา	๑ อัตรา
ช่วงเงินเดือน	๒๒,๐๐๐ - ๓๕,๐๐๐* บาท

**คุณสมบัติเฉพาะตำแหน่ง**

๑. เพศชายหรือหญิง อายุไม่เกิน ๔๐ ปี
๒. วุฒิมัธยมศึกษาไม่ต่ำกว่าปริญญาตรี สาขาวิศวกรรมอิเล็กทรอนิกส์ (Electronic Engineer) วิศวกรรมโทรคมนาคม (Telecommunications Engineer) วิศวกรรมคอมพิวเตอร์ วิศวกรรมซอฟต์แวร์ (Software Engineer) วิศวกรรมระบบควบคุม (Control Engineer) วิศวกรรมเครื่องมือวัด (Instrumentation Engineer) หรือสาขาที่เกี่ยวข้อง
๓. มีความรู้ความเข้าใจในระบบสื่อสารคลื่นความถี่วิทยุและการแปลงสัญญาณอนาล็อกเป็นดิจิทัล (Digital signal processing)
๔. มีความรู้พื้นฐานในการออกแบบวงจรแปลงอนาล็อกเป็นดิจิทัลและสามารถออกแบบวงจร ส่วนประกอบ รวมถึงการสร้างลายวงจรโดยใช้ชิพ FPGA \*หากสามารถใช้โปรแกรม Altium ได้ หรือมีประสบการณ์ในการออกแบบวงจรอิเล็กทรอนิกส์โดยใช้อุปกรณ์จำพวก SMD SMT QFN RF-component ไม่น้อยกว่า ๑ ปี จะพิจารณาเป็นพิเศษ
๕. ทำการวิเคราะห์ จำลองโปรแกรมเบื้องต้นโดยใช้อินเทอร์เฟซแบบอนาล็อกหรือดิจิทัล
๖. สามารถสร้างโปรแกรมน้อยเพื่อสั่งงานบอร์ดที่ใช้ชิพ FPGA
๗. สามารถใช้โปรแกรมที่ใช้เขียนคำสั่งลงบนบอร์ด FPGA ได้ เช่น Vivado Design Suite Matlab หรือโปรแกรมอื่นๆ ที่เกี่ยวข้อง
๘. มีประสบการณ์ในการใช้งานบอร์ด FPGA xilinx เพื่อใช้วิเคราะห์ผลสัญญาณคลื่นความถี่วิทยุ ไม่น้อยกว่า ๑ ปี จะพิจารณาเป็นพิเศษ
๙. สามารถใช้เครื่องมือวัดได้ เช่น มัลติมิเตอร์ (Multimeter) ออสซิลโลสโคป (Oscilloscope) วงจรกำเนิดความถี่ (signal generator) หรือเครื่องวิเคราะห์สัญญาณความถี่ (spectrum analyzer) เป็นต้น
๑๐. สามารถทำงานเป็นทีมได้ มีทักษะในการทำงานเชิงรุก มีส่วนร่วมในการพัฒนาโครงการ และสามารถทำงานร่วมกับองค์กรระดับนานาชาติได้
๑๑. มีทักษะทางภาษาอังกฤษในระดับดี (ฟัง พูด อ่าน เขียน) จะได้รับการพิจารณาเป็นกรณีพิเศษ
๑๒. สามารถเดินทางไปปฏิบัติหน้าที่ในต่างประเทศ และต่างจังหวัดได้



### รายละเอียดงานตามหน้าที่ความรับผิดชอบ

๑. ออกแบบลายวงจรแปลงอนาล็อกเป็นดิจิตอล วงจรประมวลผลสัญญาณบนชิพ FPGA รวมถึงการเขียนโปรแกรมเพื่อควบคุมการทำงานของ FPGA
๒. รับผิดชอบในการออกแบบข้อกำหนดตามสถาปัตยกรรม คำจำกัดความทางสถาปัตยกรรม สำหรับการออกแบบ ASIC/FPGA
๓. แก้ไขปัญหาผ่านการใช้การจำลองและเครื่องมือวิเคราะห์อื่น ๆ อย่างเหมาะสม
๔. จัดหาอุปกรณ์และเครื่องมือที่จำเป็นในการผลิตแผ่นวงจรพิมพ์ที่ใช้ในการผลิตบอร์ด FPGA เช่น อุปกรณ์จำพวก SMD SMT QFN RF-component
๕. เชื่อมต่ออุปกรณ์อิเล็กทรอนิกส์ SMD SMT QFN RF-component ลงบนแผ่นวงจรพิมพ์และทำการวัดทดสอบชิ้นงานรายงานผล ประกอบชิ้นงานเพื่อสร้างต้นแบบระบบประมวลผลสัญญาณ และนำระบบไปติดตั้ง รวมถึงการดูแลรักษาระบบรับสัญญาณ วิเคราะห์สัญญาณ ชิ้นรูปลายวงจร
๖. จัดทำรายงาน เอกสารต่าง ๆ และการนำเสนอที่เกี่ยวข้องกับโครงการวิจัยในส่วนที่ตนเองรับผิดชอบ
๗. ปฏิบัติงานอื่น ๆ ที่ได้รับมอบหมาย เช่น การจัดซื้อวัสดุ ครุภัณฑ์ การประสานงานกับบุคคลภายนอก จากส่วนงานต่าง ๆ เป็นต้น

\*อัตราเงินเดือนขึ้นอยู่กับประสบการณ์ ความรู้ ความสามารถ และสมรรถนะของผู้สมัครอันเป็นประโยชน์ต่อหน้าที่ความรับผิดชอบโดยตรง